

PROGRAMME DE L'ÉCOLE THÉMATIQUE ARCHI'15

Jour	Heure	Intervenant	Titre	Lieu
lundi 8	14:00		Ouverture de l'école	M5/Amphi Bacchus
	14:15	Daniel Etiemble	Exponentielles et murs	M5/Amphi Bacchus
	15:45		Pause	M5/A02
	16:15	Pierre Boulet	Architectures neuromorphiques à base de memristors	M5/Amphi Bacchus
	19:30		Départ groupé pour le restaurant Au Bureau (Héron Parc)	Reeflex
mardi 9	09:15	Jean-Luc Dekeyser	FPGA et reconfiguration dynamique massivement parallèle	M5/Amphi Bacchus
	10:15		Pause	M5/A02
	10:45	Jean-Luc Dekeyser	Le processeur HoMade par l'exemple	M5/A15
	12:45		Repas	RU Barrois
	14:15	Doctorants A-K	Posters	M5/Hall
	15:45		Pause	M5/A02
	16:15	Dragomir Milojevic	3D Stacked Integrated Circuits: from technology to application	M5/Amphi Bacchus
19:15		Départ groupé pour le RU Sully	Reeflex	
mercredi 10	09:15	Arnaud Tisserand	Extensions de processeurs orientées sécurité	M5/Amphi Bacchus
	10:45		Pause	M5/A02
	11:15	David Defour	Ordonnancement dans les GPU	M5/Amphi Bacchus
	12:45		Repas	RU Barrois
	14:15		Départ groupé pour le Louvre Lens	Reeflex
jeudi 11	09:15	Daniel Ménard	Architectures DSP : du MAC au multi-cœur	M5/Amphi Bacchus
	11:15		Pause	M5/A02
	11:45	Collectif	Comment faire un dossier de qualification en architecture section 27 ?	M5/Amphi Bacchus
	12:45		Repas	RU Barrois
	14:15	Doctorants I-Z	Posters	M5/Hall
	15:45		Pause	M5/A02
	16:15	Michel Auguin	Architectures de SoC basse consommation : modélisation TLM du contrôle	M5/Amphi Bacchus
19:15		Départ groupé pour le RU Sully	Reeflex	
vendredi 12	09:15	Bernard Goossens	La parallélisation par le matériel	M5/Amphi Bacchus
	10:45		Pause	M5/A02
	11:15	Marc Duranton	Vision HiPEAC 2015	M5/Amphi Bacchus
	12:45		Clôture	M5/Amphi Bacchus

